|  |
| --- |
| **Experiência 1 – Familiarização com o Ambiente de Simulação** |

|  |  |  |
| --- | --- | --- |
| **Alunos** | | |
| **Número** | **Nome** | **Turma** |
| **22.120.021-5** | **João Pedro Rosa Cezarino** | **020** |
| **Professor: Isaac Jesus** | | |

|  |  |
| --- | --- |
| **Data da Realização:** | **dd/mm/aaaa** |

Observação: Este relatório pode ser preenchido com MS-Word, entretanto **deve ser postado no Moodle** **no formato** **PDF** (utilizar o recurso do MS-Word de *salvar como PDF*)

Sumário

[1. Descrição dos Objetivos Experimentais 3](#_Toc489275082)

[2. Diagrama Esquemático–Lógico do Sistema Digital 4](#_Toc489275083)

[3. Formas de Onda da Simulação do Sistema 5](#_Toc489275084)

[4. Resultados dos Procedimentos Experimentais 6](#_Toc489275085)

[5. Conclusões 7](#_Toc489275086)

# Descrição dos Objetivos Experimentais

**(DESCREVER QUAIS OS OBJETIVOS DO EXPERIMENTO)**

# Diagrama Esquemático–Lógico do Sistema Digital

**INSERIR O DIAGRAMA ESQUEMÁTICO-LÓGICO DOS CIRCUITOS UTILIZADOS NO EXPERIMENTO**

**(NORMALMENTE SERÁ O “*PRIN SCREEN*” DA JANELA DO EDITOR DO FALSTAD OU EDITOR DE BLOCOS DO QUARTUS PRIME)**

**Figura 1: Diagrama esquemático-lógico do sistema.**

# Formas de Onda da Simulação do Sistema

**INSERIR AS FORMAS DE ONDA SIMULADAS (NO MODO FUNCIONAL E TEMPORIZADO) DOS CIRCUITOS UTILIZADOS NO EXPERIMENTO**

**Figura 2: “*Print Screen*” da janela principal do simulador (FALSTAD ou Quartus) exibindo a simulação do sistema.**

# Resultados dos Procedimentos Experimentais

**Item 4.a) Faixa de valores da tensão de controle que define o nível lógico:**

**Tabela 1: Faixas de Níveis Lógicos para um Circuito a Relé**

|  |  |  |  |
| --- | --- | --- | --- |
| **Faixa de Tensão de Controle** | **Estado dos LEDs (Aceso/Apagado)** | | **Estado Lógico**  **(NL0/NL1)** |
| **Verde** | **Vermelho** |
| 0V - 1.87V | Aceso | Apagado | NL0 | |
| 1.88V - 2.34V | Apagado | Apagado | Indefinido | |
| 2.35V - 5.0V | Apagado | Aceso | NL1 | |

**Item 4.b) Circuito lógico utilizado, Tabela Verdade da função S e expressão booleana da saída S:.**

# Conclusões

**(COMPLETAR COM COMENTÁRIOS E OBSERVAÇÕES SOLICITADAS, BEM COMO O QUE O ALUNO JULGAR PERTINENTE)**

**\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\***